

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004年12月23日 (23.12.2004)

PCT

(10) 国際公開番号
WO 2004/112270 A1

(51) 国際特許分類:

H04B 1/707

(72) 発明者; および

(21) 国際出願番号:

PCT/JP2004/007671

(75) 発明者/出願人(米国についてのみ): 安藤 公晃 (ANDO, Kimiaki).

(22) 国際出願日:

2004年5月27日 (27.05.2004)

(74) 代理人: 小栗 昌平, 外(OGURI, Shohei et al.); 〒1076013 東京都港区赤坂一丁目12番32号アーク森ビル13階栄光特許事務所 Tokyo (JP).

(25) 国際出願の言語:

日本語

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(26) 国際公開の言語:

日本語

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(30) 優先権データ:

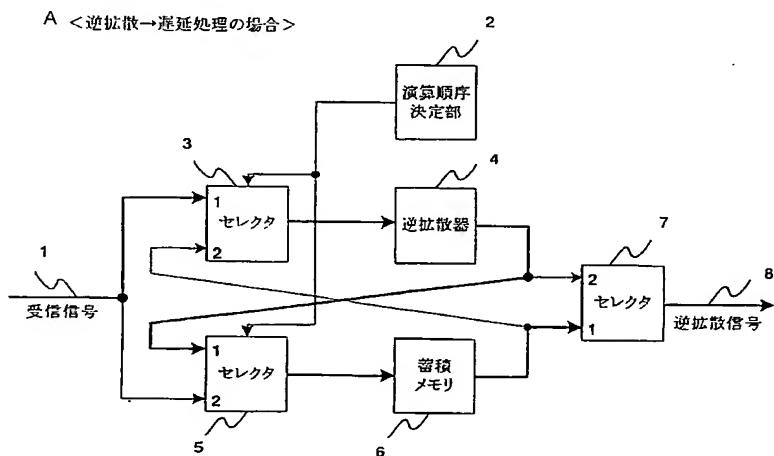
特願2003-165308 2003年6月10日 (10.06.2003) JP

(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).

[続葉有]

(54) Title: RECEIVER

(54) 発明の名称: 受信装置



A...<IN THE CASE OF DE-SPREADING → DELAY PROCESSING >

2...OPERATION SEQUENCE DETERMINATION UNIT

3...SELECTOR

4...DE-SPREADING UNIT

1...RECEIVED SIGNAL

7...SELECTOR

8...DE-SPREAD SIGNAL

5...SELECTOR

6...STORAGE MEMORY

(57) Abstract: A receiver that allows a user to select received data before de-spreading or symbol data after de-spreading according to various factors when data is simultaneously received via multiple channels and to store the selected data, reduces the capacity of the storage memory, and enhances the degree of freedom of the timing of the de-spreading processing. The receiver comprises an operation sequence determination unit (2), selectors (3, 5, 7), a de-spreading unit (4), and a storage memory (6). When data is received via multiple channels,

[続葉有]

WO 2004/112270 A1



(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARJPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:
— 國際調査報告書

the operation sequence determination unit (2) switches the inputs of the selectors (3, 5) to port 2 to store the received data in the storage memory (6) not in the form of symbol data produced after de-spreading but in the form of received data before de-spreading. This reduces the capacity of the storage memory (6) and enhances the degree of the freedom of the timing of the de-spreading processing.

(57) 要約: 本発明の課題は、多数のチャネルを同時に受信する際に、逆拡散前の受信データで蓄積するか或いは逆拡散後のシンボルデータで蓄積するのかを各種の要因に応じて切り替えることができ、それにより蓄積メモリの削減を図り、逆拡散処理の処理タイミング自由度を高めることである。演算順序決定部(2)、セレクタ(3、5、7)、逆拡散部(4)、蓄積メモリ(6)を備え、多チャネルの受信データを受信する際に、演算順序決定部(2)によりセレクタ(3、5)の入力を2側に切り替えて、受信データを逆拡散後のシンボルデータで蓄積メモリ(6)に蓄積するのではなく、逆拡散前の受信データで蓄積することにより、蓄積メモリ(6)の削減を図り、逆拡散処理の処理タイミング自由度を高めることができる。